

■LCD1331S 専用 FPGA ファームウェアアップデート手順 v 1.0

株式会社エーディテクノ サポート部

【本ファームウェア適合の LCD1331S 本体 FW VER 範囲】

VER 範囲 : V1.0、V1.1、V1.2

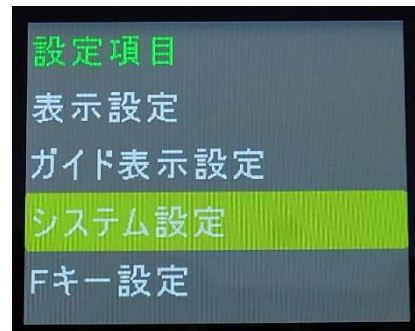
【LCD1331S 本体 FW VER の確認方法】

- ①本体を電源 ON し、本体天面部の「MENU」ボタンを押して MENU 画面を表示します。
「◀または▶」ボタンを押して、カーソルを “システム設定” まで移動し「MENU」ボタンを押します。

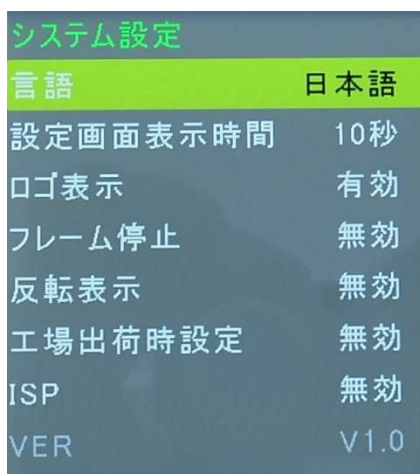
●本体の操作ボタン



●MENU 画面



- ②システム設定メニューの一番下の “VER” が「**V1.0、V1.1、V1.2**」のいずれかであることを確認します。



例 : V1.0 の場合

※ご注意

VER が「V1.3」の場合は、本ファームウェアでのアップデートを中止してください。
アップデートした場合、動作不良の原因となる可能性があります。

【準備するもの】

- ①LCD1331S 本体と AC アダプター
- ②USB メモリー（USB2.0、メモリー容量 32GB 以下）
- ③パソコン（USB ポート付）

【手順】

1. “LCD1331S-FPGA Firmware_v1.0.zip”を解凍したフォルダ内の「fpga.bit」ファイルをパソコンで FAT32 フォーマットした USB メモリーにコピーします（フォルダは不要です）。

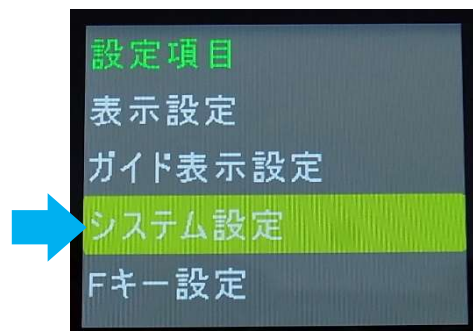
※USB メモリーにこのファイル以外はいれないでください。

※ファイル名や拡張子を変更しないでください。

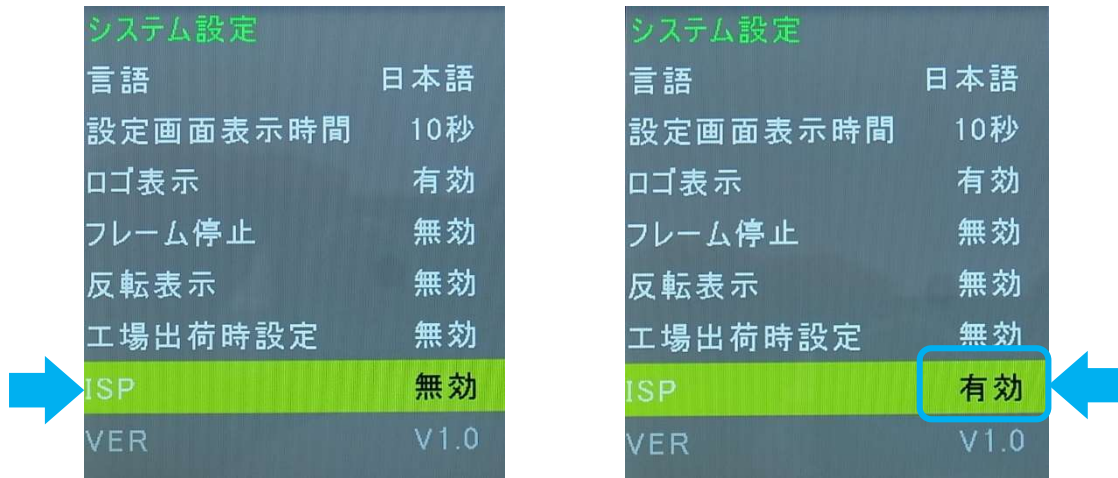
2. LCD1331S 本体（以下、本体）を電源 ON した状態（前面右下の電源ランプが緑点灯の状態）でその USB メモリーを本体裏側面部の “SERVICE ONLY” と表記された USB 端子に差し込みます。

●本体裏側面部

3. 本体天面部の「MENU」ボタンを押して MENU 画面を表示します。「◀または▶」ボタンを押して、カーソルを “システム設定” まで移動し「MENU」ボタンを押します。

●本体の操作ボタン**●MENU 画面**

4. システム設定メニューで「◀または▶」ボタンを押して、カーソルを “ISP” まで移動し「MENU」ボタンを押します。次に「◀または▶」ボタンを押して “無効” → “有効” にします。

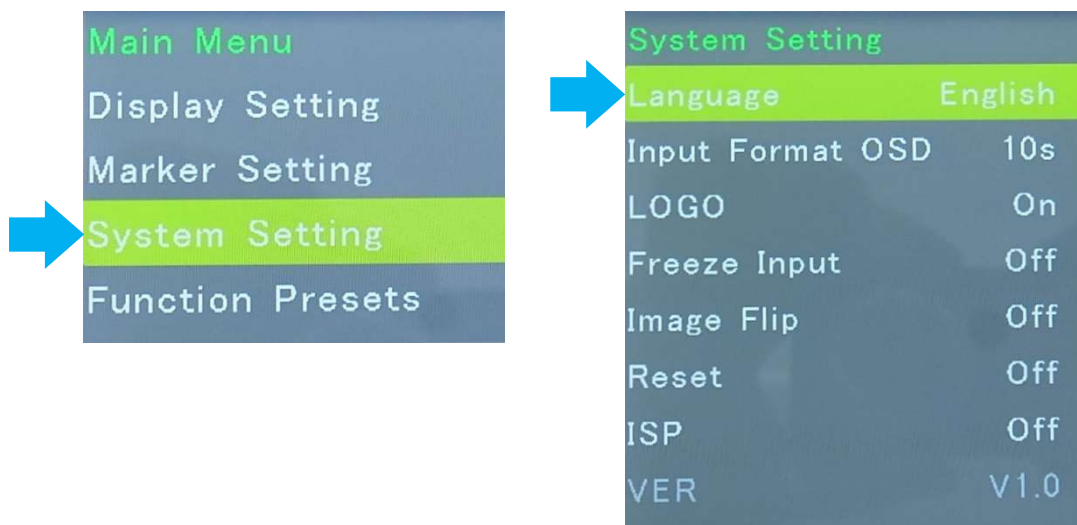


ファームウェアのアップデートが始まり、しばらく MENU が表示されたままとなります(約 40 秒)。その後、画面が真っ暗になって再起動が始まり画面に “■ADTECHONO” ロゴが表示され、再度画面が真っ暗になるとアップデートは完了です。

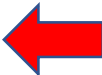
※アップデート中は、電源を切ったり、USB メモリーを抜いたりしないでください。

5. 「MENU」ボタンを押すと、MENU 画面は英語表記となっています。

「◀または▶」ボタンを押して “System Setting” まで移動し「MENU」ボタンを押します。System Setting の MENU 画面に変わりますので、再度「MENU」ボタンを押します。カーソルが “Language” にある状態で「◀または▶」ボタンを押し、日本語表示に変更します。



システム設定	
言語	日本語
設定画面表示時間	10秒
ロゴ表示	有効
フレーム停止	無効
反転表示	無効
工場出荷時設定	無効
ISP	無効
VER	V1.0

 例：V1.0 の場合

※システム設定メニュー画面の一番下の “VER” は、FPGA ファームウェアアップデートの場合、アップデート前と変わりません。

6. 本体の USB 端子から USB メモリーを抜きます。

※万一、3G-SDI Level B 信号入力時、文字などが二重に表示される場合はこの FPGA ファームウェアのアップデートがうまく完了していない可能性があります。

手順 1 から再度お試しください。

それでも改善されない場合は、弊社カスタマーサポートへお問い合わせください。

以上